

## ⑱ 公開特許公報 (A)

昭62-222484

⑤Int.Cl.<sup>1</sup>  
G 11 B 27/28  
27/02

識別記号

府内整理番号  
B-6507-5D  
A-6507-5D

④公開 昭和62年(1987)9月30日

審査請求 未請求 発明の数 1 (全5頁)

⑥発明の名称 記録されたデジタル・ビデオ信号中のタイムコード・データ処理方法

②特願 昭62-41142

②出願 昭62(1987)2月24日

優先権主張 ③1986年2月24日③イギリス(GB)③8604483

⑦発明者 ジェームス・ヘドリー イギリス連合王国 ハンプシャー ベーシングストーク  
ー・ウイルキンソン タッドレー ヒースランズ ハンブル・ドライブ 17⑧発明者 ロビン・ルシアン・リ ンス イギリス連合王国 ハンプシャー ニア・ベーシングストーク  
イースト・オークリー ザ・ドライブ 20

⑨出願人 ソニー株式会社 東京都品川区北品川6丁目7番35号

⑩代理人 弁理士 伊藤 貞 外1名

## 明細書

発明の名称 記録されたデジタル・ビデオ信号  
中のタイムコード・データ処理方  
法本発明は、記録されたデジタル・ビデオ信号内の  
タイムコード・データを処理する方法に関する  
ものである。

## 〔発明の概要〕

本発明は、記録されたデジタル・ビデオ信号中の  
タイムコード・データの処理に当たり、引続く  
編集ステップにおいて、現在のタイムコードを第  
1のタイムコード位置に割当てると共に前のタイ  
ムコードを次々と他のタイムコード位置にシフト  
することにより、前の編集ステップからのタイム  
コードを保存しうるようとしたものである。

## 〔従来の技術〕

デジタル・ビデオ録画に際し、タイムコード情  
報を磁気テープの1つのトラックに記録するこ  
とが行われている。こうすると、各記録フレームに  
それぞれアドレスを設けることにより、テープ上  
の特定のフレームを自動検索することが可能とな  
る。この機能は、ビデオ編集において特に有用で  
ある。或る装置では、タイムコードを斜めのデジ  
タル・ビデオ・トラックに隣接してテープ長手方

## 特許請求の範囲

記録中、第1のタイムコードを信号内の第1の  
タイムコード位置に割当て、第1の編集ステップの間、上記第1のタイムコ  
ードを第2のタイムコード位置に割当てると共に  
現在の第2タイムコードを上記第1のタイムコ  
ード位置に割当て、引続く編集ステップにおいて、現在のタイムコ  
ードが第1のタイムコード位置に割当てられ、前  
のタイムコードが次々に他のタイムコード位置に  
移されるように、上記タイムコードの上記タイム  
コード位置を次々に変えることを特徴とする記録  
されたデジタル・ビデオ信号中のタイムコード・  
データ処理方法。

## 発明の詳細な説明

## 〔産業上の利用分野〕

向のトラックに記録している。

この装置の、特に編集時の問題点は、長手方向に記録されたタイムコードはスローモーション或いは静止画再生の際読み取りが困難か又は不可能なことである。そこで、タイムコードをビデオ・トラックに含めることが提案された。これは、フィールド間タイムコード（VITC）といわれるものである。米国映画・テレビジョン技術者協会（SMPTE）及び欧洲放送協会（EBU）により、VITCに対する規格が定められている。

#### 〔発明が解決しようとする問題点〕

しかし、VITCによると、複雑な編集操作をするとき、ずっと前の世代（generation）の記録からタイムコードが失われるため、編集過程の履歴記録を保存すべき場合に別の編集リストを作成する必要がある。この情報は、プログラムの編集が終わりその編集リストが破壊されると、失われてしまう。

したがつて、本発明の1つの目的は、記録されたデジタル・ビデオ信号中のタイムコード・データ

上記の方法によれば、前の多くのタイムコードはビデオ信号中に保持されるので、編集リストが破壊される編集最終段階後においても全編集情報が保存される。

#### 〔実施例〕

ビデオ信号の1フィールドにつき1本のラインを使用して、複数のタイムコードを設けることができる。625ラインのテレビジョン方式では、第1フィールドでライン20, 21又は22を、第2フィールドでライン333, 334又は335を使用しうる。細かい規格に合うように特定のラインを選定する必要があり、以後そのラインをタイムコード・データに使用する。タイムコードの必要数例えば16個に対し、適当なスペースを定める。

4:2:2のデジタル・ビデオ・レコーダ（DVTR）フォーマットにおいては、ライン当たり1440のアクティプ（能動）データ・バイトがある。SMPTE及びEBU規格によれば、1個のタイムコードは、使用者（ユーザ）及び周期的冗長チェック（CRC）コード・バイトを含め、72アク

タを前の編集ステップからのタイムコードが保持されるように処理する方法を提供するにある。

本発明の他の目的は、記録されたデジタル・ビデオ信号内のタイムコード・データを前の編集世代のタイムコードがスタック（stack）の下方に順次移送され再記録されるように処理する方法を提供するにある。

#### 〔問題点を解決するための手段〕

本発明は、記録されたデジタル・ビデオ信号中のタイムコード・データを処理するに当たり、第1のタイムコードを第1のタイムコード位置に割当て（assign）、第1の編集ステップの間、第1のタイムコードを第2のタイムコード位置に割当てると共に現在の第2のタイムコードを第1のタイムコード位置に割当て、その後の編集ステップでは、現在のタイムコードが第1のタイムコード位置に割当てられ、前のタイムコードが次々に他のタイムコード位置に移されるように、タイムコードのタイムコード位置を次々に変えるようにした。

#### 〔作用〕

ティプ・ビットを占める。このタイムコードは、インターフェースが容易で $00H$ 及び $FFH$ 16進コードを使用しなくて済む4～8ビットのコーディング（符号化）マップを用いて、容易に18ビデオ・バイトにまとめられる。フィールド間タイムコード（VITC）に1ラインが使えるとすれば、全容量は $1440/18=80$ タイムコードの大きさになる。前述のように16個のタイムコードを設けたい場合には、288バイト（タイムコード当たり18バイト）が必要になる。この場合、各ラインの全容量は80個であるから、アクティプ・ライン時間の20%しか占有されないことになる。したがつて、特に確実性が要求される場合でも、2重記録を行うことができる。

第1図は、タイミング基準信号（TRS）に対するタイムコード位置を示す図である。同図において、タイムコードは、各世代毎に各タイムコード位置が1個ずつ進められる「スタック押下げ」（push down stack）モードで使用される。換言すれば、前の記録がN世代（ $0 \leq N \leq 15$ ）であつた

とすると、現在（今度）の記録は  $N + 1$  にする。こうすると、位置「0」に新しく記録ができるスペースが生れる。

16 個の世代のあとは、最初に記録されたタイムコードがそのスタックより（位置「15」）より落ちて失くなる。前の K 世代からタイムコードを呼出ししたい場合は、位置 K におけるタイムコードをデコード（復号）しさえすればよい。

第 1 図に示すように、タイムコードは、デジタル・ビデオ信号の送信に CCIH 勘定 601 号により定められている 1 個のタイミング基準信号 (TRS) のあとに続いており、それと直接関係付けられているので、特定のタイムコードの位置を容易にアクセスすることができる。

タイムコードを連続処理するために、コントロール・ビットをタイミング基準信号とタイムコード「0」間にバイトの形で定めることができる。第 2 図は、コントロール・ビット・フォーマットの一例としてタイミング基準信号に続く最初の 3 バイトを示すものである。同図に示すように、バ

EBC タイムコード・フォーマットを長手方向タイムコード (LTC) と対応させてある。SMPTE コード・フォーマットは同期ビット位置のほかは類似であり、これでもよい。

第 4 図は、本発明の好適な実施例の一部分を示すプロック図である。同図は、タイムコード信号を例えれば編集中に処理するのに用いられる回路を示す。第 1 の DVTR から再生されたビデオ信号が入力端子 10 に供給される。ライン・セレクタ 12 は、タイムコード・データを含む各フィールドにおける特定のラインを選択する。TRS 検出器 14 は、選択したラインにおける TRS を検出し、タイミング回路 16 に対するタイミング信号を作ると共に複・単タイムコード検出器 18 を作動させ、タイムコードが複数か単数かを示すビット（第 2 図におけるバイト 0 の 4 番目のビット）をチェックさせる。複数コードが検出されると、直前世代番号検出器 20 はその世代番号 N（第 2 図におけるバイト 0 の 5 ~ 8 番目のビット）を検出する。この番号 N は必要に応じ表示器 22 に表示しうる。直前世代番号

1 ト 0 は 1 つのパリティ・ビット、2 つの不定ビット及び 1 つの複・単タイムコード (TC) 決定ビットを有する。例えば、TC 決定ビットが「0」の場合、これは、複数タイムコードがインアクティブ（不能）である、すなわち、単一のタイムコードのみが信号処理に使用されることを示し、TC 決定ビットが「1」の場合、複数タイムコードがアクティブであることを示す。複数タイムコードがアクティブの場合、次の 4 ビットは世代番号（最大値は 15）を簡単な 2 進形式で定めることができる。バイト 1 は 1 つのパリティ・ビット及び 7 つの不定ビットを有し、したがつてバイト 0 及び 1 における合計 9 つのビットを他の用途に使用しうる。バイト 2 は現在のタイムコード「0」の一部分であり、これに続くバイトは、現在のタイムコード「0」の残りの部分及びその前のタイムコードを構成することになる。

第 3 図はフィールド間タイムコード (VITC) フォーマットの例を示し、同図 B は同図 A の続きを示す。第 3 図では、いま述べた場合に用いられる

N のデータはタイミング回路 16 に送られ、タイミング回路 16 はタイミング信号をタイムコード・セレクタ 24 に供給し、タイムコード・セレクタ 24 は世代番号 N に対応する特有のタイムコードをデコードして引続く処理及び記録のためにこれを送出する。

或いは、前の世代タイムコードが必要の場合、これを必要世代番号回路 26 により行うことができる。

歩進（インクリメント）回路 28 は、続く世代番号に位置を空けてやり「スタック押下げ」作用を行いうため、世代番号 N を  $N + 1$  にセットする。

第 5 図は、本発明の上記実施例の他の部分を示すプロック図である。同図に示す回路は、再記録の前にタイムコードをスタックの下方に動かすのに用いられるものである。第 1 の DVTR から再生されたタイムコードが入力端子 30 に供給され、入力端子 30 は 18 バイト期間遅延装置 32 及びセレクタ 34 の 1 入力に接続される。セレクタ 34 の他の入力には、遅延装置 32 の出力が供給される。タイムコー

ド・シフト・コントロール信号が端子③よりセレクタ④を制御するために供給され、セレクタ④の出力は出力端子⑥に接続される。

第6図はその動作を示すタイムチャートで、同図Aはタイムコード「0」から最大タイムコード「15」までを示し、同図Bは遅延装置②により遅らされてセレクタ④に供給されるこれらのタイムコードを示す。そのタイムコードがシフトされるべきでない場合、そのタイムコード・シフト・コントロール信号はインアクティブであり、遅延されないタイムコード(第6図A)がセレクタ④より出力端子⑥に供給される。シフトすべき場合、そのタイムコード・シフト・コントロール信号は15タイムコード期間でアクティブ(第6図C)であり、セレクタ④は遅延されたタイムコードを出力端子⑥に供給する。この場合、タイムコード・シフト・コントロール信号のアクティブ期間は、最後の(第15世代)位置(第6図Bにハッシュで示す。)にあるタイムコードが失くなり、第1位置(第6図Cにハッシュで示す。)が空いて

トである。

そこに新しいタイムコード「0」を記録できるような期間であることに注意すべきである。

本発明は、特許請求の範囲に記載した発明の要旨を逸脱することなく種々の変形が可能である。特に、タイムコードに用いるラインやタイムコードの数、長さ、内容及びフォーマットは、必要に応じて変更することができる。

#### [発明の効果]

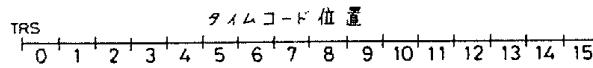
以上説明したとおり、本発明によれば、プログラムの編集が終わりその編集リストが破壊されても編集情報が充分に保持されるので、複雑な編集操作をするときに有利である。

#### 図面の簡単な説明

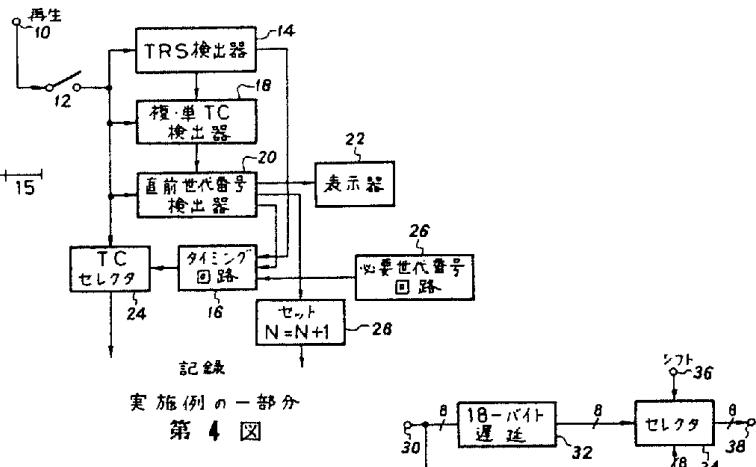
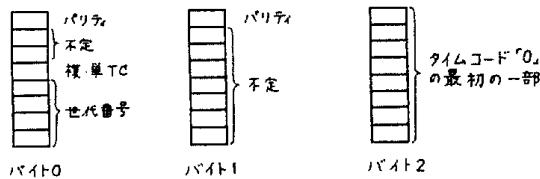
第1図はタイミング基準信号に対するタイムコード位置を示す図、第2図はタイミング基準信号に続く最初の3バイトを示す図、第3図はフィールド間タイムコード・フォーマットの例を示す図、第4図は本発明の好適な実施例の一部分を示すプロック図、第5図は同実施例の他の部分を示すプロック図、第6図はその動作を示すタイムチャートである。

代理人 伊藤 貞

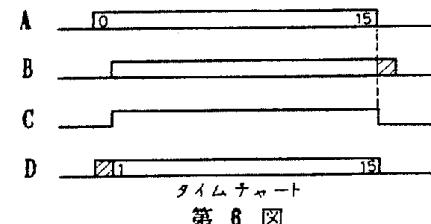
同 松隈 秀盛



第1図

実施例の一部分  
第4図

第2図



タイムチャート

第6図

VITC ビット番号		LTC ビット番号	
0	1	0	1
1	0	1	2
2	1	2	3
3	2	3	4
4	4	4	5
5	8	5	6
6		6	7
7		7	8
8		8	9
9		9	10
10	1	10	11
11	0	11	12
12	10	12	13
13	20	13	14
14		14	15
15		15	16
16		16	17
17		17	18
18		18	19
19		19	20
20	1	20	21
21	0	21	22
22	1	22	23
23	2	23	24
24	4	24	25
25	8	25	26
26		26	27
27		27	28
28		28	29
29		29	30
30	1	30	31
31	0	31	
32	10	32	
33	20	33	
34	40	34	
35		35	
36		36	
37		37	
38		38	
39		39	
40	1	40	
41	0	41	

VITC ビット番号		LTC ビット番号	
42	1	42	1
43	2	43	2
44	4	44	3
45	8	45	4
46		46	5
47		47	6
48		48	7
49		49	8
50	1	50	9
51	0	51	10
52	10	52	10
53	20	53	11
54	40	54	12
55		55	13
56		56	14
57		57	15
58		58	16
59		59	17
60	1	60	18
61	0	61	19
62	1	62	20
63	2	63	21
64	4	64	22
65	8	65	23
66		66	24
67		67	25
68		68	26
69		69	27
70	1	70	28
71	0	71	29
72	10	72	30
73	20	73	31
74	40	74	
75		75	
76		76	
77		77	
78		78	
79		79	
80	1	80	
81	0	81	
82		82	
83		83	
84		84	
85		85	
86		86	
87		87	
88		88	
89		89	

第3図

**PAT-NO:** JP362222484A  
**DOCUMENT-  
IDENTIFIER:** JP 62222484 A  
**TITLE:** DATA PROCESSING METHOD FOR TIME CODE IN  
RECORDED DIGITAL VIDEO SIGNAL  
**PUBN-DATE:** September 30, 1987

**INVENTOR-INFORMATION:**

<b>NAME</b>	<b>COUNTRY</b>
-------------	----------------

JIEEMUSU, HEDORII UIRUKINSON	
------------------------------	--

ROBIN, RUSHIAN RINSU	
----------------------	--

**ASSIGNEE-INFORMATION:**

<b>NAME</b>	<b>COUNTRY</b>
-------------	----------------

SONY CORP	N/A
-----------	-----

**APPL-NO:** JP62041142

**APPL-DATE:** February 24, 1987

**INT-CL (IPC):** G11B027/28 , G11B027/02

US-CL-CURRENT: 386/52 , 386/59

**ABSTRACT:**

**PURPOSE:** To hold a time code from an editing step, by recording the present and previous time codes at the first and the second positions respectively.

**CONSTITUTION:** In an editing, a TRS detector 14 detects a timing reference signal from a reproducing signal from the first VTR from a terminal 10, and supplies a timing signal to a timing circuit 16, and also, controls a plural/single time code detector 18. And when plural time codes are detected, a just before generation number detector 20 detects their generation number N, and displays them on a display apparatus 22. Simultaneously, a just before generation time code is supplied to the timing circuit 16, and the time code at the first position correspond to the number N is selected from a time code selector 24. Similarly, a previous generation time code at the second position is selected through a required generation number circuit 26. Furthermore, the number N is stepped to (N+1) by a stepping circuit 28, and a position is prepared for the next generation number. In this way, the time codes from the editing step are held, and the history of the time code can be remained.

**COPYRIGHT:** (C)1987,JPO&Japio